

計装用プラグイン形変換器 M・UNIT シリーズ

ロードセルAD変換器

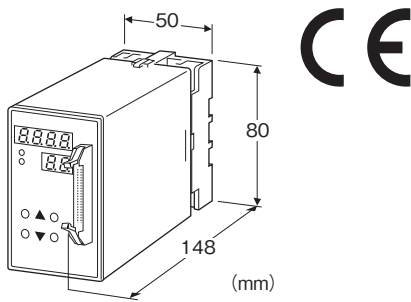
(16ビット分解能)

主な機能と特長

- ロードセル、ストレインゲージおよび半導体式圧力センサ入力パラレルのデジタル信号に変換
- 出力コードにはBCD、純2進数、オフセット2進数、2の補数、グレイ2進数を用意・設定可能
- 出力信号レベルはオープンコレクタ、CMOSを選択可能
- スケーリング機能により物理量へ変換した出力・設定可能
- 出力値を表示

アプリケーション例

- シーケンサやパソコンのアナログインタフェース
- アナログ信号を大形デジタル表示器に入力



形式:AD2LC-①②-③④

価格

基本価格 85,000円

加算価格

110V DC電源 +10,000円

・オプション仕様により加算あり。

ご注文時指定事項

・形式コード:AD2LC-①②-③④

①～④は下記よりご選択下さい。

(例:AD2LC-S1C-M2/Q)

・オプション仕様(例:/C01/S01)

①組合せロードセル

S1:0.0~3.0mV/V

S2:0.0~10.0mV/V

S3:0.0~30.0mV/V

②出力信号レベル

A:オープンコレクタ(NPNタイプ)

C:CMOSレベル

③供給電源

◆交流電源

M2:100~240V AC(許容範囲 85~264V AC、47~66Hz)

◆直流電源

R:24V DC(許容範囲 ±10%、リップル含有率 10%p-p以下)

P:110V DC(許容範囲 85~150V DC、リップル含有率 10%p-p以下)

④付加コード

◆オプション仕様

無記入:なし

/Q:あり(オプション仕様より別途ご指定下さい。)

オプション仕様(複数項指定可能)

◆コーティング(詳細は、弊社ホームページをご参照下さい。)

/C01:シリコン系コーティング +500円

/C02:ポリウレタン系コーティング +500円

/C03:ラバーコーティング +500円

◆端子ねじ材質

/S01:ステンレス +500円

関連機器

・コネクタ Terminal(形式:CNT)

・専用ケーブル(形式:MCN26)

機器仕様

構造:プラグイン構造

接続方式

・入力・電源:M3.5ねじ端子接続

・出力:26ピンコネクタ接続(オムロン製 XG4A-2634)

対応コネクタ:オムロン製 XG4M-2630-T

XG5M-263□-N

カバー:オムロン製 XG5S-2612

端子ねじ材質:鉄にクロメート処理(標準)または、ステンレス

ハウジング材質:難燃性黒色樹脂

アイソレーション:入力-出力-電源間

印加電圧:0.1~12.0V可変(前面から調整可)

ゼロ調整範囲:-99.99~+99.99%(前面から調整可)

ゲイン調整範囲:0.000~9.999倍(前面から調整可)

風袋調整範囲:-999.9~999.9%(前面および接点から調整可)

設定:前面キーによるプログラム方式

・スケーリング値

・移動平均回数

・出力コード

・有効ビット数

- ・POL/OVF出力論理
- ・データ出力論理
- ・HOLD入力論理
- ・DAV出力論理
- ・DAV出力時間
- ・ゼロおよびゲイン調整
- ・風袋調整
- ・その他

詳しくは取扱説明書をご参照下さい。

■表示

表示器:赤色LED 7mm DATA部 4桁、ITEM部 2桁
 PV表示:出力値実量表示
 オーバーレンジ表示:表示が点滅
 消灯モード:最後にキーを操作してから設定時間後消灯
 PL1(POL)ランプ:赤色LED 負極性時点灯
 PL2(HOLD)ランプ:赤色LED HOLD時点灯

入力仕様

■ロードセル入力

●組合せロードセル仕様

センサ感度設定

・S1:0.010~3.000mV/V

・S2:0.010~9.999mV/V

・S3:0.10~30.00mV/V

センサ感度設定最小ステップ

・S1:0.001mV/V

・S2:0.001mV/V

・S3:0.01mV/V

標準設定値

・S1:3.000mV/V

・S2:9.999mV/V

・S3:30.00mV/V

定格出力電圧

・S1:電圧範囲-30.00~+30.00mV、スパン1.00~30.00mV

・S2:電圧範囲-99.99~+99.99mV、スパン3.00~99.99mV

・S3:電圧範囲-300.0~+300.0mV、スパン10.0~300.0mV

入力電圧設定最小ステップ

・S1:0.01mV

・S2:0.01mV

・S3:0.1mV

注)押引きのあるロードセルにご使用の場合はお問い合わせ下さい。

●印加電圧:0.1~12.0V可変(0.1Vステップ)

許容電流:30mA以下

標準設定値:1.0V

■接点入力:TTLレベル(5V-CMOSレベル)

またはオープンコレクタ・無電圧接点

(検出電圧:約5V、飽和電圧:1V以下、シンク電流:0.5mA)

■HOLD入力:TTLレベル(5V-CMOSレベル)

DATAの更新を一時停止します。

LOWまたはショートにてHOLD、HIGHまたはオープンにて

HOLDより選択します。

(工場出荷時はLOWまたはショートにてHOLD)

(検出電圧:約5V、飽和電圧:1V以下、シンク電流:0.5mA)

出力仕様

■出力コード

BCD(極性付)(設定可能範囲:-9999~9999)

純2進数(極性付)(設定可能範囲:-7FFF~7FFF)

オフセット2進数(設定可能範囲:0000~FFFF)

2の補数(設定可能範囲:8000~7FFF)

グレイ2進数(設定可能範囲:0000~FFFF)

出力コード、論理、スケーリングを設定可能

(工場出荷時設定:BCD(-1000~1000))

■有効ビット数

8、10、12、14、16ビットより選択可能

(工場出荷時設定:16ビット)

■出力信号レベル

●オープンコレクタ

最大コレクタ・エミッタ電圧:30V DC

最大コレクタ電流:30mA

コレクタ・エミッタ間飽和電圧:1.1V以下

マイナスコモン

●CMOSレベル

H出力:4.5V DC以上

L出力:0.5V DC以下

マイナスコモン

■POL出力(極性信号):論理は設定可能、出力レベルは出力信号と同じ

■OVF出力(オーバーフロー信号):論理は設定可能、出力レベルは出力信号と同じ

■DAV出力(データ有効信号):論理は設定可能、出力レベルは出力信号と同じ

設置仕様

消費電力

・交流電源:約10VA

・直流電源:約7W(24V DC時 約300mA)

使用温度範囲:-5~+55°C

使用湿度範囲:30~90%RH(結露しないこと)

取付:壁またはDINレール取付

質量:約450g

性能(スパンに対する%で表示)

基準精度:±0.1%

温度係数(最大スパンに対する%):±0.015%/°C

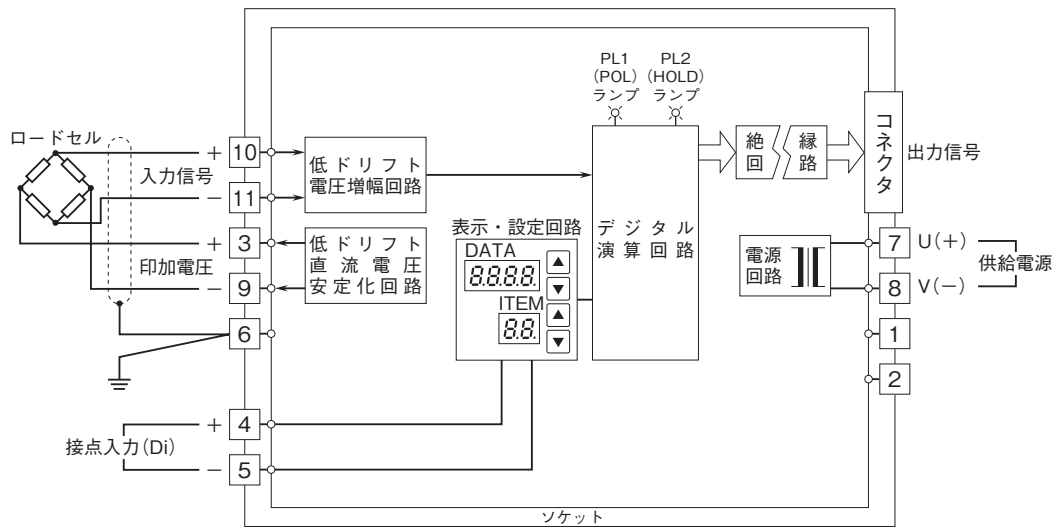
分解能:16ビット

応答時間:1.5s以下(0→90%)

(更新周期は0.3秒以下ですが、5~6秒ごとに約0.8秒、自動補正機能により更新が一時停止します。応答時間はそれも含めての時間となります)

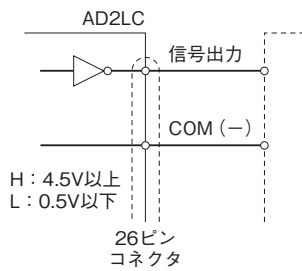
印加電圧:設定値±150mV

ブロック図・端子接続図

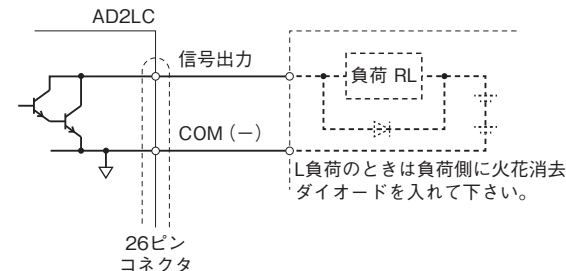


■接続方法

●CMOSレベル (5V-CMOS)



●オープンコレクタ



最大コレクタ・エミッタ電圧：30V DC
 最大コレクタ電流：30mA
 コレクタ・エミッタ間飽和電圧：1.1V DC以下

出力コネクタ(26ピン)

●BCD 信号出力タイプ

ピン番号	内容	ピン番号	内容
1	1×10^0	17	COM
2	2×10^0	18	COM (-)
3	4×10^0	19	OVF
4	8×10^0	20	POL
5	1×10^1	21	DAV
6	2×10^1	22	HOLD *1
7	4×10^1	23	P ⁰
8	8×10^1	24	P ¹
9	1×10^2	25	P ²
10	2×10^2	26	P ³
11	4×10^2		
12	8×10^2		
13	1×10^3		
14	2×10^3		
15	4×10^3		
16	8×10^3		

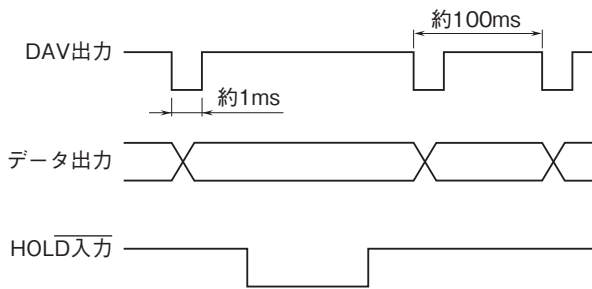
●2進数、2の補数信号出力タイプ

ピン番号	内容	ピン番号	内容
1	B ⁰	17	COM
2	B ¹	18	COM (-)
3	B ²	19	OVF
4	B ³	20	POL
5	B ⁴	21	DAV
6	B ⁵	22	HOLD *1
7	B ⁶	23	P ⁰
8	B ⁷	24	P ¹
9	B ⁸	25	P ²
10	B ⁹	26	P ³
11	B ¹⁰		
12	B ¹¹		
13	B ¹²		
14	B ¹³		
15	B ¹⁴		
16	B ¹⁵		

* 1、HOLD 信号は入力、他の信号は出力

注) ITEM 10 で有効ビット数を 14 (12、10、8) に設定した場合、ピン番号 1 ~ 14 (1 ~ 12、1 ~ 10、1 ~ 8) が対応します。

タイミングチャート



HOLD信号を入力している間、データ更新をストップします。
データ更新中にDAVを出力します。

入カー出力の関係

※FSの定義

0%入力電圧設定 (ITEM06)、100%入力電圧設定 (ITEM07) で設定した入力範囲 (0~100%) に対して、0% (マイナス側) を「-FS」、+100% (プラス側) を「+FS」とします。

※OVFの成立条件

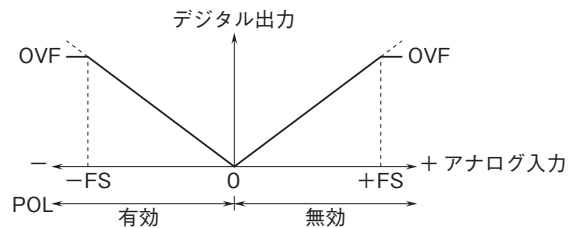
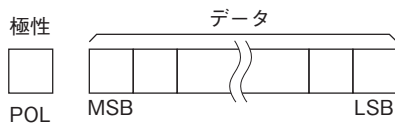
次の二つの条件のうち、一つでも該当した場合にOVFが成立します。

①-FSあるいは+FSを超える信号が入力された場合

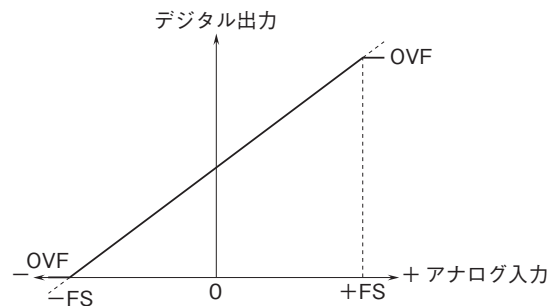
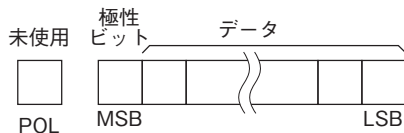
②表示値 (=出力信号) が表示可能範囲を超えた場合

表示可能範囲は出力コードによって異なり、たとえばBCD (極性付) の場合、-9999~9999となります。詳細は取扱説明書を参照下さい。

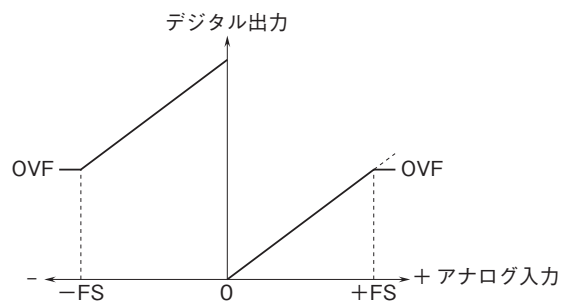
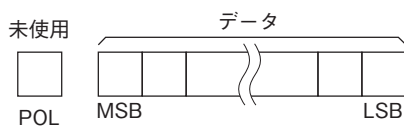
●BCD、純2進数 (極性付) の場合



●オフセット2進数の場合



●2の補数の場合





- 記載内容はお断りなしに変更することがありますのでご了承下さい。
 - ご注文・ご使用に際しては、弊社ホームページの「ご注文に際して」を必ずご確認ください。
 - 本製品を輸出される場合には、外国為替及び外国貿易法の規制をご確認の上、必要な手続きをお取り下さい。
- 安全保障貿易管理については、弊社ホームページより「輸出（該非判定）」をご覧ください。
- お問い合わせ先 ホットライン：0120-18-6321